

# SPECIFICATION

**MODEL: B13002-LAP-MIPI\_CSI-2**

**PART NO:** \_\_\_\_\_

**VERSION:**   **V1.00**  

Approver		Check	Design
GM	PM		

Customer Confirm

---

# 目录

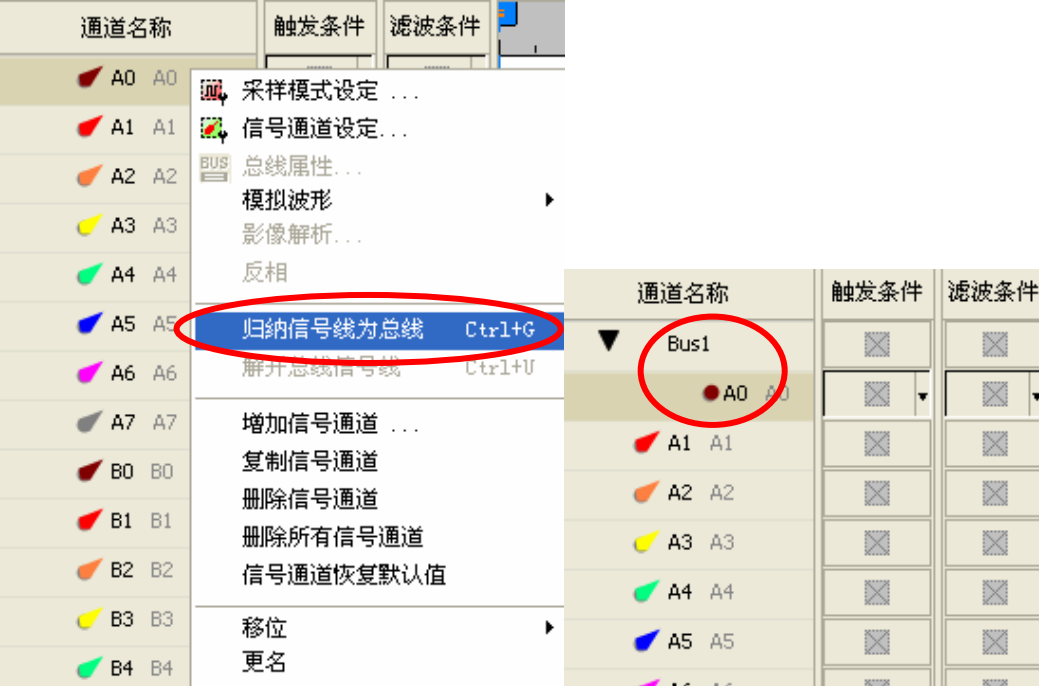
1	软件注册 .....	3
2	人机界面 .....	6
3	使用说明 .....	8

# 1 软件注册

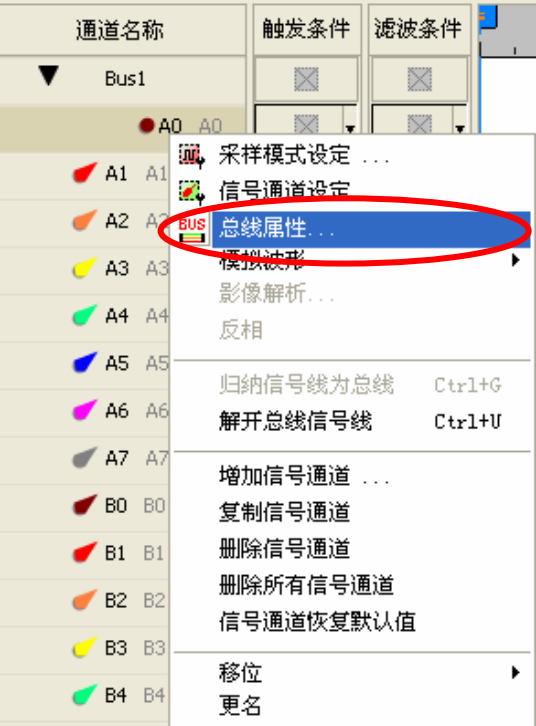
软件注册请依照下列步骤进行注册。

- ※ 注 1: 所有总线注册程序皆相同，注册时依照程序即可，下图注册以 BUS 总线协议为范例，藉以参考。
- ※ 注 2: 本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

**STEP 1.** 打开逻辑分析仪软体，在通道名称区域右键，点选归纳信号线为总线，把 A0 归纳为 Bus1。



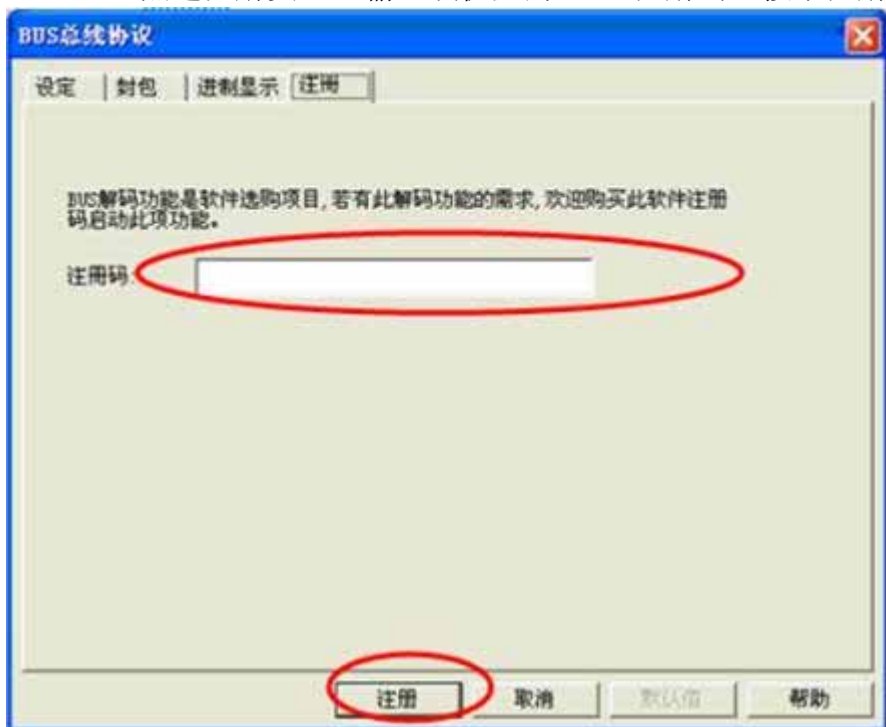
**STEP 2.** 选择 Bus1，再在通道区域右键，点选总线属性，调出总线属性对话框。



**STEP 3.** 在总线属性对话框，点选 BUS MODULE V1.00.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。



**STEP 4.** 点选注册页签，输入该机型的 BUS 注册码，按下注册按钮进行注册。



**STEP 5.** 注册成功后，在注册页会显示注册成功信息。



## 2 人机界面

在设定页，相关设定可参考下图界面。

### 设定页



通道设定：可分别为差分正端和差分负端设置通道。

总线协议设定：可选择 Clock lane 解码或 Data0 lane 解码。

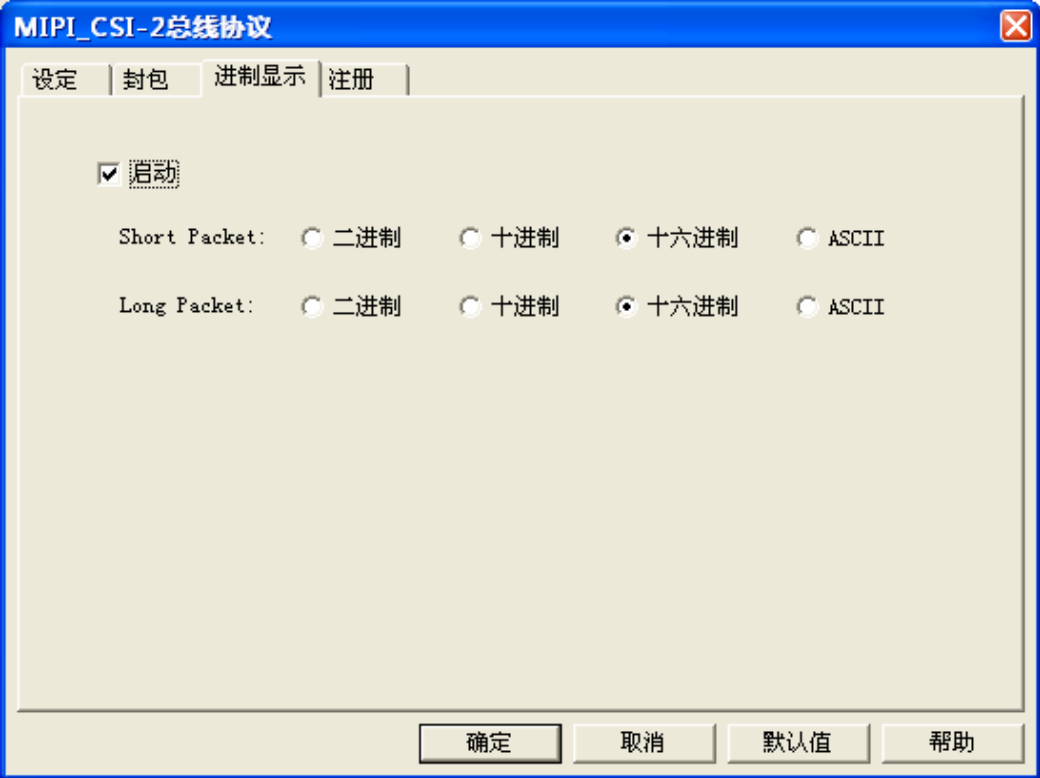
总线协议颜色：设定总线协议中各项数据包解码后显示的颜色。

### 封包页



封包部分可依使用者需要，选择是否显示各子项及相关颜色进行设定。

进制显示页



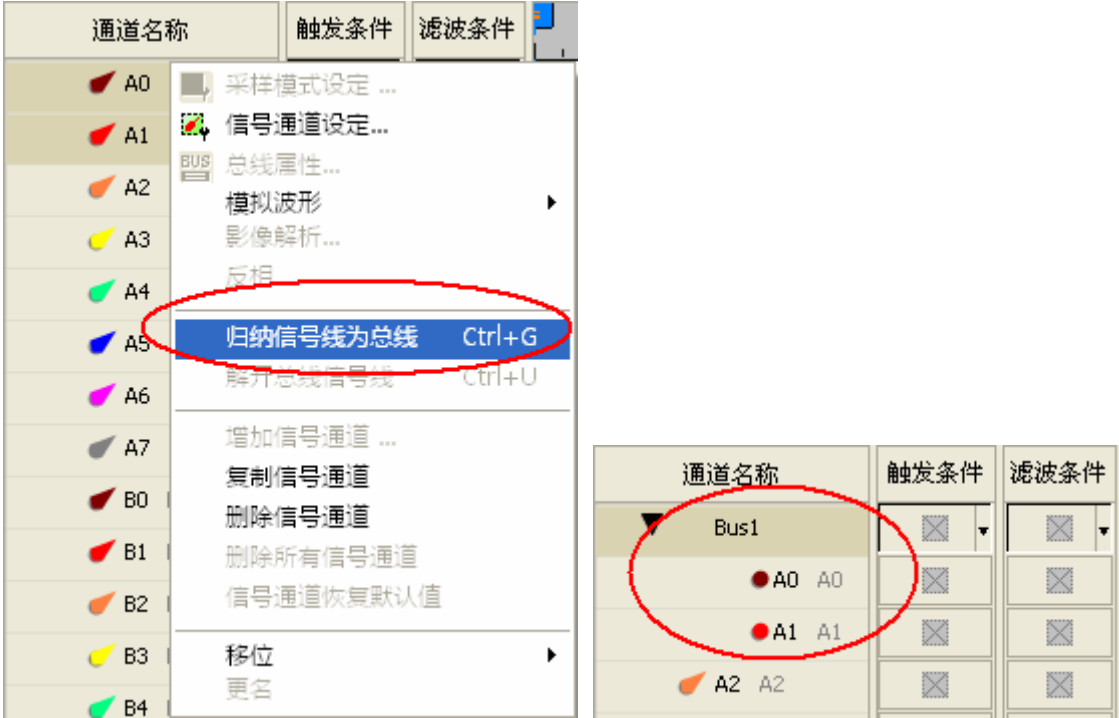
使用者可自定义各封包的进制显示，当启用自定义进制显示时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。

注册页

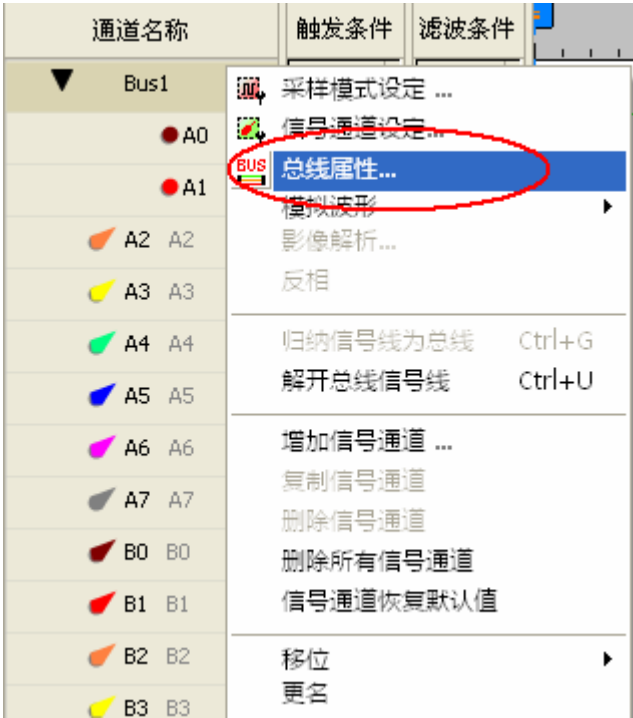


### 3 使用说明

**STEP 1.** 在通道名称区域右键，点选归纳信号线为总线，把 A0-A1 归纳为 Bus1。MIPI\_CSI-2 协定分析需 2 根信号线解码。

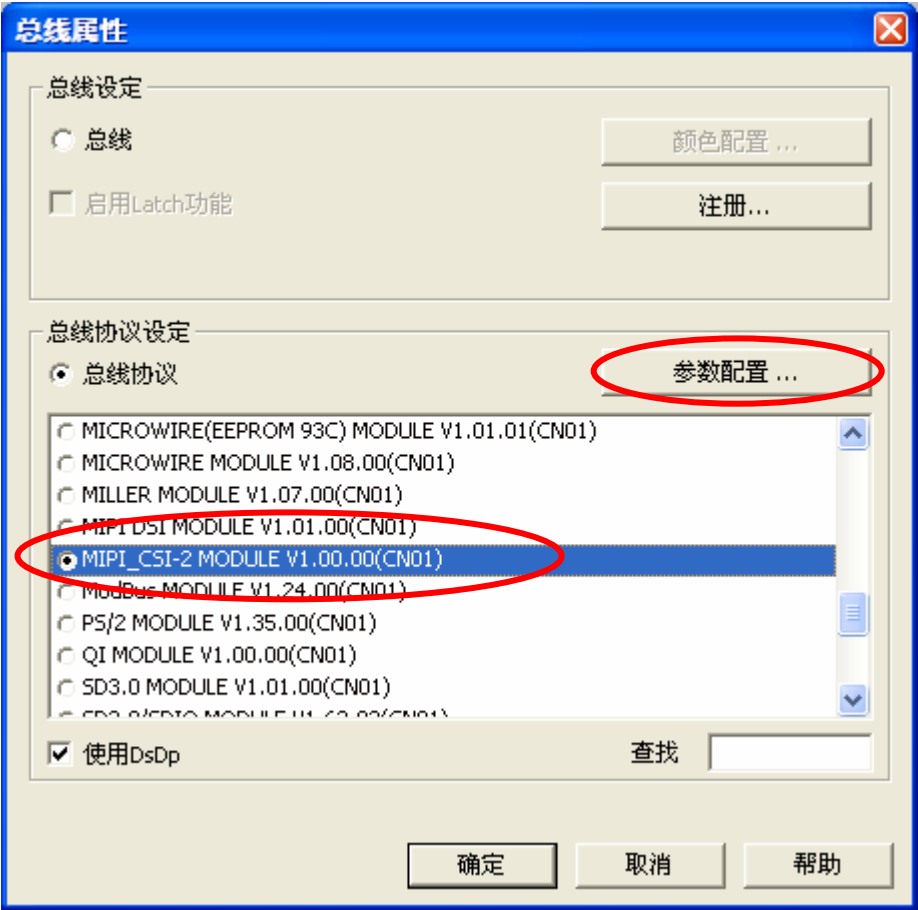


**STEP 2.** 选择 Bus1，再在通道区域点击右键，然后点选总线属性，调出总线属性对话框。





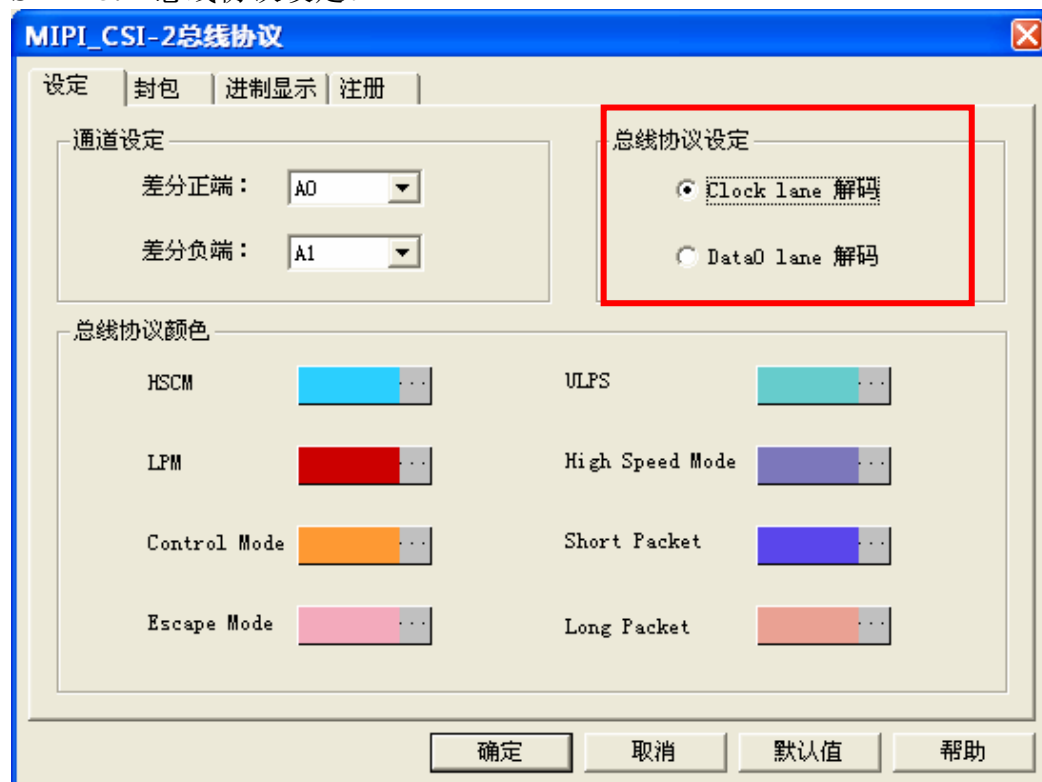
**STEP 3.** 在总线属性对话框，点选 MIPI\_CSI-2 MODULE V1.00.00 (CN01)，再单击参数配置按钮，调出该模组设定对话框。



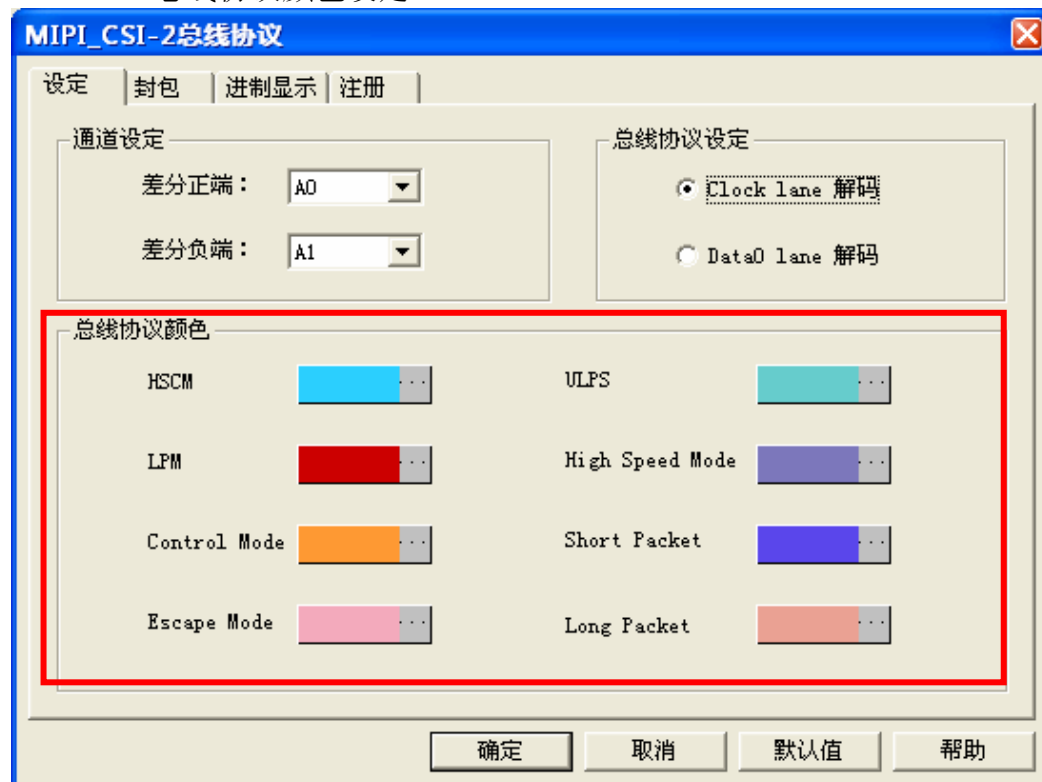
**STEP 4.** 通道设定。



**STEP 5.** 总线协议设定。

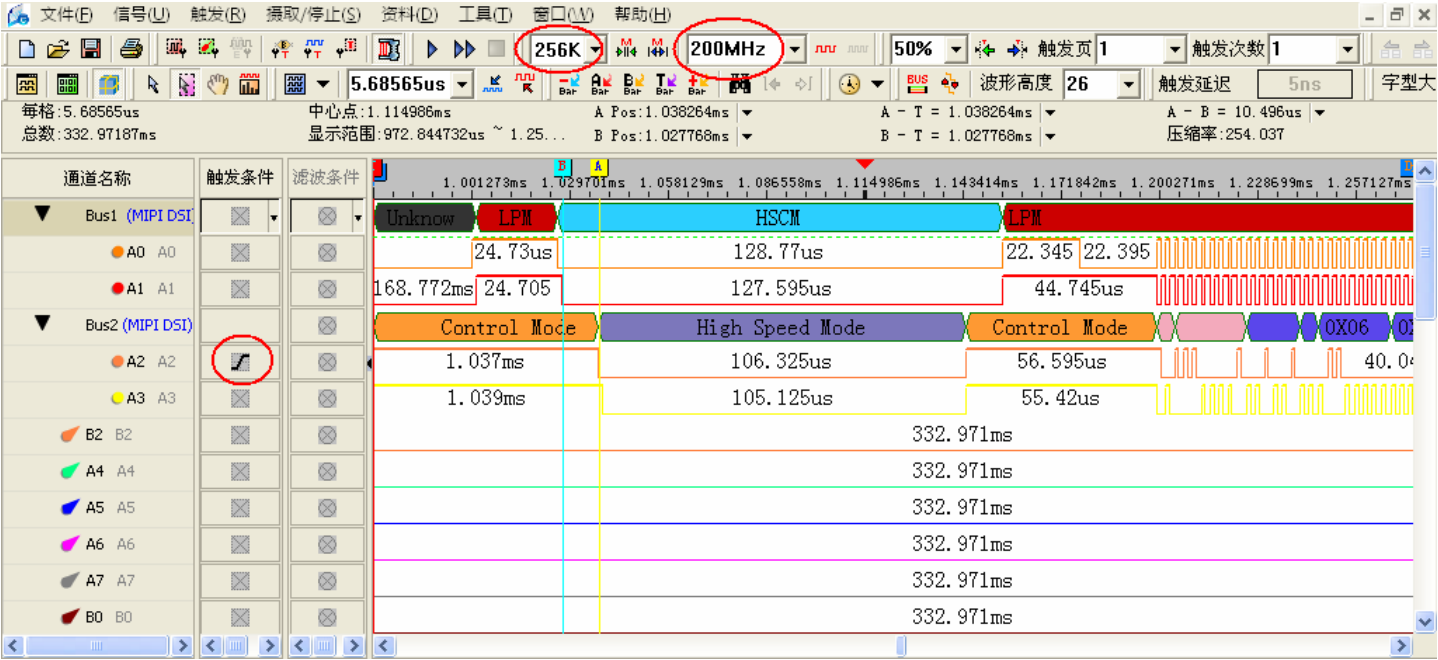


**STEP 6.** 总线协议颜色设定。



**STEP7.** 总线协议分析模组译码完成图示，设定条件为上升沿，记忆深度为 256K，采样率为 200MHz（采样频率最好是待测讯号的 10 倍以上）。

总线协议解码



封包列表

